

电子科学与工程学院（微电子学院）硕士研究生中期
考核安排表-电路系统芯片、探测器方向

- 一、考核时间：2025 年 6 月 16 日（周一） 13 时 40 分
- 二、考核地点：华南师范大学南海校园 电子科学与工程学院（微电子学院）行政楼 317 会议室
- 三、考核小组成员

考核小组成员	姓 名	职 称	硕/博导	工作 单 位	备 注
	刘霄	副研究员	硕导	华南师范大学	组长
	陈洪宇	副研究员	硕导	华南师范大学	成员
	李永宽	副教授	硕导	佛山大学	成员
	杨孟孟	副研究员	硕导	华南师范大学	秘书

四、考核学生

序号	学生姓名	导师姓名	专业名称	论文题目	时间安排
1	许恒荣	章勇	新一代电子信息 技术(含量子技术 等)	基于电流体喷印导电银胶成膜技术及 电路缺陷修复研究	13:40-13:55
2	黄鸿程	王幸福	集成电路工程	高速高可靠数字隔离器芯片设计	13:55-14:10
3	郭俊雄	章勇	集成电路工程	低功耗低纹波 DCDC 转换器研究与设 计	14:10-14:25
4	黄煜	章勇	集成电路工程	射频发射链路中数字接口与滤波器研 究	14:25-14:40
5	李纪洲	王幸福	集成电路工程	CAN 总线收发器芯片研究与设计	14:40-14:55

6	汪泽炜	宿世臣	集成电路工程	集成电路动态老化独立温控技术研究	14:55-15:10
7	席浩琿	陈心满	光电信息工程	基于中性氢和脉冲星谱线观测的射频前端系统的研究与设计	15:10-15:25
8	张晓娜	陈心满	光电信息工程	基于自主航行器的水下无线传感器网络数据采集系统研究	15:25-15:40
9	孟瑶	陈心满	集成电路工程	可用于神经形态计算的氧化钼基忆阻器	15:40-15:55
10	苏欣茹	宿世臣	集成电路工程	面向 2 微米光通信波段的应力平衡 GeSi/GeSn 光电探测器的研制	15:55-16:10
11	万思成	陈心满	集成电路工程	基于 ITO/WOx/Pt 忆阻器的储备池计算系统	16:10-16:25
12	周赢天	李述体	集成电路工程	CD-SEM 信号电子探测关键技术研究	16:25-16:40
13	张凯	章勇	光电信息工程	基于石墨的 β 射线探测器	16:40-16:55
14	罗浩天	刘霄	光电信息工程	自组装有序 CdSe@CdZnS 量子阱修饰的 ReSe ₂ 偏振敏感光电探测器	16: 55-17: 10

五、考核程序

1. 中期考核组长宣布考核小组成员名单、中期考核研究生姓名、论文题目等，并主持会议。

2. 中期考核答辩以考核小组成员提问、研究生答辩的方式进行。
硕士生答辩时间不少于 15 分钟，博士生答辩时间不少于 25 分钟。

3. 中期考核答辩小组针对论文涉及、进展提出具体意见与建议，对参加中期考核的研究生的科研能力、实践能力作出研判，结合研究生《华南师范大学研究生中期考核申请表》中思想政治素质、培养环节等评定情况，通过无记名的方式对参加中期考核的研究生的考核结果给出结论。

4. 考核结果分为通过、跟踪培养和不通过三类。跟踪培养和不通过比例原则上博士生不低于 10%，硕士生不低于 5%。